

El Departamento de Electrónica, Sistemas e Informática del Instituto Tecnológico y de Estudios Superiores de Occidente (ITESO), convoca a las personas interesadas en colaborar como **docentes de asignatura** para impartir la asignatura de Fundamentos de sistemas electrónicos, a participar en el proceso de selección conforme a lo establecido en este documento.

Tiempos previstos

Apertura de la convocatoria: 17 de Septiembre de 2024

Fecha límite para envío de documentos: 15 de Noviembre de 2024

Comunicación del resultado del proceso¹: 16 de Diciembre de 2024

Se espera que la persona seleccionada se integre durante enero del siguiente año.

Perfil solicitado

Indispensable

- Afinidad con [los valores y la propuesta educativa del ITESO](#).
- Grado académico de licenciatura² en Ing. Electrónica o afín.
- Apertura y disponibilidad para realizar las actividades y proyectos que la materia a impartir requiera.
- Disposición para implementar los cambios que experimente su campo de conocimiento, su campo de actuación profesional, o el ejercicio de su docencia.
- Compromiso para formarse y actualizarse en lo relativo a su objeto de conocimiento disciplinar, a su docencia, y en aspectos ignacianos, así como para buscar mejorar su desempeño de manera continua.
- Disposición para dialogar de manera colaborativa en equipos multidisciplinares.
- Conocimiento de las nuevas Tecnologías de Información y Comunicación (TIC) para la educación.
- Experiencia en el uso de sistemas de gestión de aprendizaje (preferentemente Canvas LMS) y plataformas para videoconferencia.
- Capacidad y apertura para impartir asignaturas tanto en modalidad presencial como a distancia.
- Disposición para colaborar en las consultas y encuestas institucionales y en aquellas derivadas de los procesos de acreditación y rankings en los que la universidad participa.-CACEI, ABET-
- Disponibilidad para impartir clases de 2 horas entre las 9 h y 13 h.
- Dominio de análisis de circuitos en DC y AC.

Deseable

- Dominio acreditado del idioma inglés³.
- Experiencia docente a nivel licenciatura.

Actividades por realizar

- Diseñar el programa de actividades para la(s) asignatura(s) a impartir.
- Conducir las actividades del proceso de enseñanza-aprendizaje.
- Atender las inquietudes de estudiantes en relación con la asignatura.
- Participar con sus pares en sesiones de preparación, seguimiento, evaluación y autoevaluación.

¹ La evaluación de candidatos se llevará a cabo en un plazo no mayor a un mes hábil.

² Con documentación que avale la obtención del grado.

³ ITP TOEFL nivel B2, equivalente a 550 puntos, o superior. iBT TOEFL con puntuación mínima de 79. International English Language Testing System (IELTS) con calificación mínima de 5.5. Cambridge English: First (FCE) con calificación A, B o C.



- Participar en sesiones de inducción, formación y capacitación para mejorar su práctica docente.
- Cuidar la dinámica grupal y, en su caso, coadyuvar en la aplicación de la normatividad vigente.
- Evaluar el proceso de sus estudiantes y ofrecer retroalimentación durante el periodo escolar.
- Aplicar las evaluaciones ordinarias y extraordinarias correspondientes.
- Realizar los registros escolares necesarios y emitir y entregar las calificaciones oficiales ordinarias y extraordinarias en forma adecuada y oportuna.
- Acompañar alumnos en la realización de prácticas de laboratorio y evaluar productos del curso.

Descripción y contenido de la(s) asignatura(s)

La apropiación de los fundamentos de los sistemas electrónicos es esencial en la formación ingenieril, ya que proporciona una base sólida para una gran variedad de disciplinas y aplicaciones, mejora la resolución de problemas y permite el desarrollo de tecnologías avanzadas que impulsan el progreso de la humanidad.

En esta asignatura, Fundamentos de sistemas electrónicos, aprenderás a resolver y analizar circuitos eléctricos de corriente directa y alterna, verificando su comportamiento mediante software de simulación e instrumentos de medición en laboratorio. Además, diseñarás PCBs de circuitos electrónicos y aplicarás diversas técnicas para su análisis. Lo anterior será de gran utilidad para aplicaciones futuras que involucren el uso de sensores y actuadores.

Su contenido es:

1. Conceptos básicos de circuitos

- 1.1. Leyes de Kirchhoff
- 1.2. Conexiones de fuentes independientes
- 1.3. Resistencias en serie y en paralelo
- 1.4. Divisor de voltaje y corriente
- 1.5. Capacitor
- 1.6. Inductor

2. Análisis de nodos y análisis de mallas en DC y AC

- 2.1. Análisis nodal
- 2.2. Análisis de malla
- 2.3. Comparación de los dos métodos
- 2.4. Resolución y análisis usando computadora

3. Técnicas adicionales para el análisis de circuitos

- 3.1. Linealidad y superposición
- 3.2. Transformaciones de fuentes
- 3.3. Circuitos equivalentes de Thévenin y Norton
- 3.4. Cálculos de potencia en DC y AC
- 3.5. Teorema de la máxima transferencia de potencia.

4. Instrumentos básicos para los sistemas electrónicos

- 4.1. El multímetro digital

- 4.2. El osciloscopio
- 4.3. El generador de señales
- 4.4. Uso de una tarjeta electrónica de desarrollo

5. Herramientas para el desarrollo de circuitos y sistemas electrónicos

- 5.1. Diseño de PCBs
- 5.2. Simulación de circuitos electrónicos
- 5.3. Simulación de sistemas electrónicos

Procedimiento

1. Los interesados deberán enviar los siguientes documentos en formato electrónico:
 - a. **Currículum Vitae (CV) en formato ITESO** (descargar [aquí](#)).
 - b. **Documentación que compruebe** los estudios realizados⁴, la experiencia profesional, el dominio de los idiomas requeridos o declarados en el CV, entre otros.
 - c. **Cartas de referencias** laborales o académicas (al menos una).
 - d. **Carta firmada** y dirigida al Dr. Álvaro Iván Parres Peredo, Director del Departamento de Electrónica, Sistemas e Informática, aceptando participar en esta convocatoria.

El envío de la documentación en formato electrónico es un requisito indispensable para participar en el proceso de selección.

2. La documentación recibida será evaluada por un comité *ex profeso*, conformado principalmente por docentes de planta del ITESO, y por al menos tres personas⁵.
3. Quienes cumplan con el perfil deseado podrán participar en entrevistas y presentar una clase modelo que será evaluada por el comité.
4. Una vez concluido el proceso, el responsable del proceso de selección hará llegar a cada una de las personas participantes la respuesta a su solicitud.
5. La persona que resulte seleccionada deberá entregar, en las fechas establecidas por la Oficina de Personal, toda la documentación probatoria en físico. Incumplir este requisito es motivo para cancelar o suspender el proceso de selección.

La participación en esta convocatoria y el envío de documentación **no implica obligación alguna por parte de la institución a celebrar un contrato**, y el ITESO **se reserva el derecho de declarar desierta la convocatoria** si ninguna de las personas participantes cumple con el perfil deseado.

⁴ Acta de examen o título de estudios de licenciatura y posgrado. En el caso de haber realizado estudios de licenciatura o posgrado en el extranjero que no estén revalidados por la Secretaría de Educación Pública (SEP), el ITESO pondrá la documentación correspondiente a consideración de la Comisión de Revalidación para Fines Internos del ITESO (COREFIN), con el propósito de dictaminar si los estudios tienen validez en México y si el candidato puede pasar a la fase final del proceso de contratación.

⁵ Según el perfil solicitado, el comité podrá incluir a profesores de asignatura o expertos invitados.



Contacto(s) para información

Nombre(s): José Luis Chávez Hurtado

Correo(s): josechavez@iteso.mx

Teléfono(s): +52 333 669 3434 Ext. 3298

Contacto para envío de documentación

Nombre(s): José Luis Chávez Hurtado

Correo(s): josechavez@iteso.mx y personal@iteso.mx

Teléfono(s): +52 333 669 3434 Ext. 3298

La información recabada durante el proceso de selección será tratada conforme a lo establecido en nuestro [aviso de privacidad](#)⁶.

⁶ Disponible en <https://datospersonales.iteso.mx>